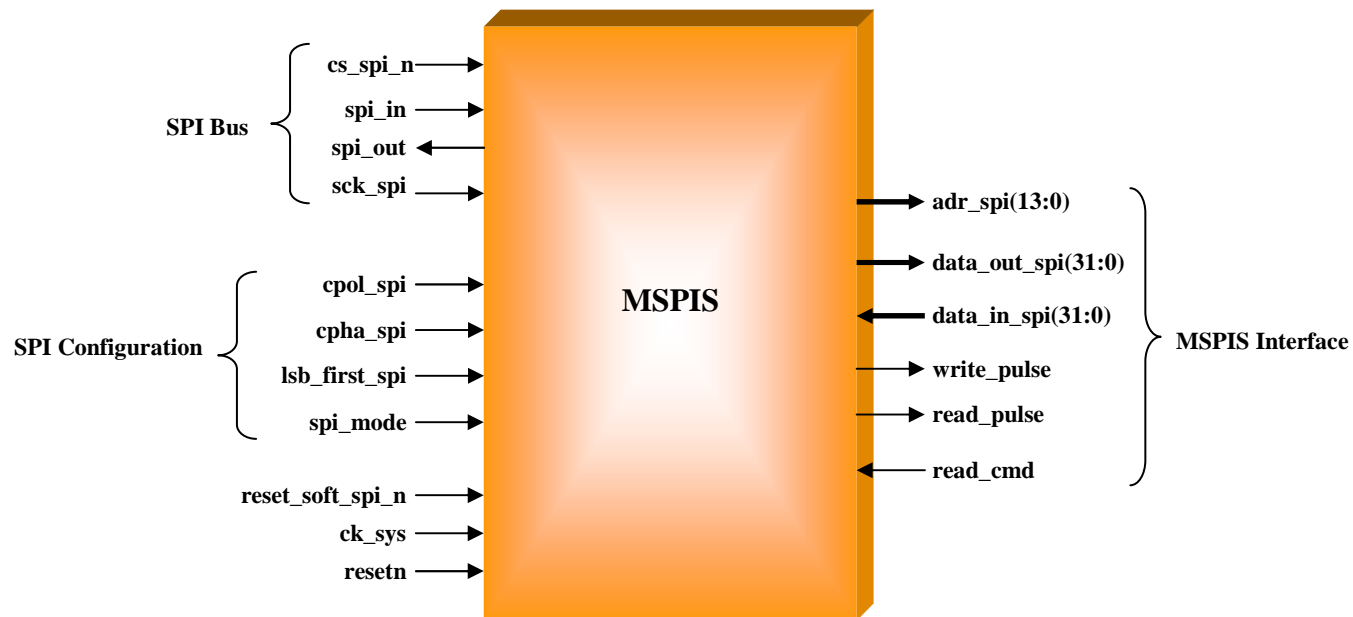




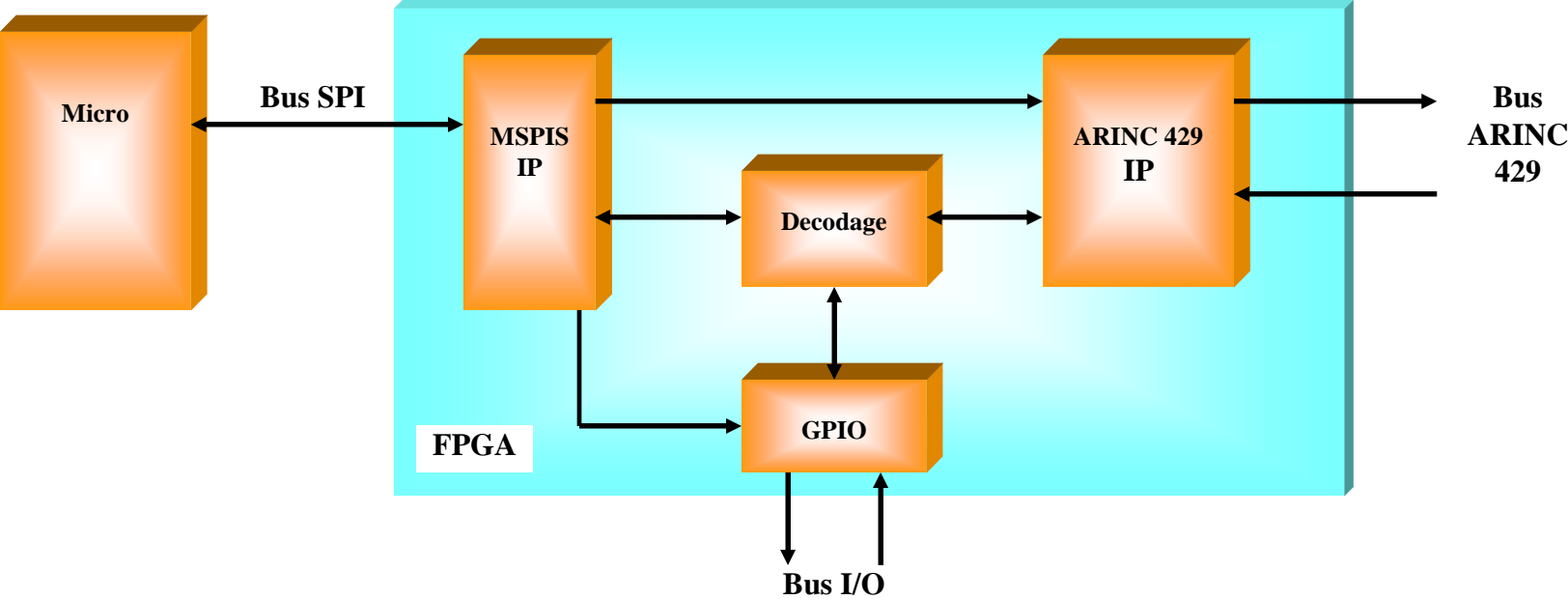
### *Nos compétences :*

- Définition, établissement de cahier des charges ;
  - Méthodologie DO254 ;
  - Intégration et architecture système ;
  - Développement, adaptation de propriété intellectuelle (IP);
  - Technique de codage pour la réalisation de design rapide ;
  - Conversion ASIC vers FPGA ;
  - Synthèse et Simulation VHDL ;
  - Technologies : Actel, Altera, Lattice, Xilinx...
-

## SPI Slave – Serial Protocol Interface Slave *IP*



**Application : SPI Slave IP**





**LDS peut devenir votre partenaire privilégié pour  
l'intégration de toute logique programmable du  
début (spécification) à la fin (validation matérielle)  
de vos projets mécatroniques.**

**Phone :** +33 (0)1 45 92 24 47

**Fax :** +33 (0)1 45 92 22 10

**Email :** [info@logic-design-solutions.com](mailto:info@logic-design-solutions.com)

**WEB :** <http://www.logic-design-solutions.com>

---